

Curriculum vitæ  
Nicola Vincenti  
(aggiornato al 15 Aprile 2020)

**DATI PERSONALI**

Nome: Nicola	Domestico: +39 050 / 9662935
Cognome: Vincenti	Cellulare: +39 340 / 8906805
Data di nascita: 10 Maggio 1975	E-mail: nicola@vinxent.it
Indirizzo: Via Lungarno Gambacorti n. 53	Patente mezzi di trasporto terrestri: Tipo B
CAP: 56125	Website: www.vinxent.it
Città: Pisa	

**STUDI**

Master in Microelectronic design, Università degli Studi di Padova, Maggio 2007, passato con merito.

Laurea in ingegneria elettronica, Università degli Studi di Pisa, Dicembre 2002, 108 su 110.

Iscritto all'albo degli ingegneri della città di Pisa, anno 2003.

Diploma of teoria e solfeggio, La Spezia, 2001.

**LINGUE CONOSCIUTE**

Trinity College SEW (Spoken English for Work) Level 3 (B2), Dicembre 2011.

Cambridge FCE (First Certificate in English), Giugno 2001.

Italiano madrelingua - certificazione della scuola dell'obbligo. Liceo scientifico.

**ESPERIENZE DI LAVORO**

**Marzo 2019 - Febbraio 2020**

**Tecnologo contrattista - Università degli studi di Pisa, dip. ingegneria dell'informazione**

Assistenza e sviluppo software e hardware di interfaccia e collaudo di un sistema di controllo batteria agli ioni di litio.

**Agosto 2018 - Dicembre 2018**

**Ricerca e Sviluppo in Colged - div. Eurotec, Turchetto - Montecarlo (LU) - Italia**

Assistenza tecnica all'interfaccia commerciale sviluppo prodotto.

**Luglio 2016 - Aprile 2018**

**Test Engineer in Microtest srl, Altopascio (LU) - Italia**

Mantenimento di un programma di test di un convertitore DC-DC lineare. Grado di parallelismo: 2.

Sviluppo di un programma di test di un convertitore DC-DC di tipo buck. Grado di parallelismo: 8.

Adattamento di un programma di test di un motore elettrico DC a bassa potenza. Architettura half bridge 3 fasi. In particolare sviluppo da grado di parallelismo 2 a parallelismo 4. Sviluppo di algoritmi software utili per gestione e controllo di mappe di wafer di produzione.

**Dicembre 2014 - Giugno 2016**

**Insegnante nelle scuole secondarie superiori di Lucca - Italia**

Tecniche e tecnologie elettroniche. Informatica. Matematica e Fisica.

**Agosto 2014 - Ottobre 2014**

**Test Engineer in Hays Infineon, Graz - Austria**

Adattamento di un programma da singolo site a multi site.

**Marzo 2012 - Dicembre 2013**

**Application Engineer in ST Microelectronics, Agrate Brianza (MI)**

Progettazione e sviluppo di dimostrazioni applicative sull'utilizzo di componenti dentro schede stampate.

Settore di mercato: convertitore di tensione DC-DC per applicazioni a bassa potenza.

**Febbraio 2011 - Maggio 2012**

**Test Engineer in Intel, Swindon - United Kingdom**

Sviluppo programma di test sia su wafer che su handler.

Settore di mercato: Ricevitori satellitari.

**Dicembre 2006 - Novembre 2009**

**Test Engineer in Sensor Dynamics AG, Navacchio - Italia / Graz - Austria**

Verifiche funzionali e parametriche di circuiti integrati, analisi del sistema a banco, analisi delle specifiche, sviluppo script, analisi statistiche.

Settore di mercato: microcontrollori per accelerometri e giroscopi.

**Giugno 2006 - Dicembre 2006**

**Stage in Istituto Nazionale di Fisica Nucleare (INFN), Ferrara - Italia**

Progettazione e sviluppo di algoritmi per le telecomunicazioni.

**Maggio 2003 - Agosto 2005**

Impiegato in Microtest srl, Altopascio, LU

Consulenza su progetto e sviluppo di schede per programmi di test sia su wafer che su package. Verifica e validazione del programma di test in più passi. Analisi delle specifiche. Gestione rapporti tra clienti e fornitori.

Settore di mercato: Microcontrollori per elettronica digitale.

**Competenze tecniche maturate**

Linguaggi di descrizione dell'hardware: VHDL, FPGA: XILINX, ALTERA.

Linguaggi di programmazione software VB, C/C++ e Java, sia per uC che PC.

Scripting Python e PHP.

Sviluppo schede stampate.

Disposizione componenti su scheda.

Verifica e validazione di circuiti integrati.

Componenti di libreria: relé, induttanze, condensatori, resistori, diodi, transistori bipolari, transistori a effetto di campo, amplificatori operazionali, componenti logici combinatori e sequenziali, microcontrollori.

Frequenze di interesse: 20 Hz - 100 Mhz.

**Strumentazione ATE**

Teradyne J750: DPS, CTO, MSO, Digital Channels, PPMU, BPMU.

Teradyne MicroFlex: DC30, DC90, POOL, Digital Channels, PPMU, DC Diff Meter.  
**Strumentazione di laboratorio**  
alimentatore, oscilloscopio, multimetro, generatore d'onda.

Pisa, 15 Aprile 2020